Description

בסימולציה זו אנו מבצעים כתיבה לשני רגיסטרים ולאחר מכן משתמשים בשני בלוקים נפרדים של מידע כדי לקרוא את הרגיסטרים.

אנו בתחילה כותבים ערכים לשני רגיסטרים, הראשון ברכיב הCORE והשני ברכיב הSIGNAL GENERATORץ לאחר מכן אנו משתמשים בשתי בקשות קריאה נפרדות כדי לקרוא את הערכים שכתבנו בתחילה לרגיסטרים האלו.

ניתן לראות כי קיימת התאמה בין המידע שכתבנו לרגיסטרים לבין המידע היוצא בכל אחד מבלוקי המידע.